

Překladače (8. přednáška)

Jan Hubička

Katedra aplikované matematiky
Univerzita Karlova
Praha

4. května 2020

Dominance

Definice (Prosser 1959)

Basic blok a **dominuje** basic blok b pokud na každé cestě z Entry do b je a .

Pozorování (tranzitivita)

Pokud a dominuje b and b dominuje c potom a dominuje c .

Důsledek: dominance je částečné uspořádání.

Pozorování

Pokud a i b dominují c , potom a dominuje b nebo b dominuje a

Důsledek: dominance tvoří strom zakořeněný v Entry.

Důsledek: dominance má kompaktní stromovou reprezentaci pomocí preorderu a postorderu.

Single static assignment

Definitice (SSA)

Program je v SSA formě pokud každá proměnná je přiřazena právě jednou.

Pokud nechceme používat nedefinované proměnné, každá definice musí dominovat použití.

Operace ϕ

Operace ϕ se používá jen na začátku basic bloku. Má tolik parametrů kolik je vstupních hran CFG. Hodnota operace ϕ je parametr odpovídající hraně po které program do basic bloku přišel.

SCCP: Sparse conditional constant propagation: Wegman, Zadeck, 1991

Propagační engine

- 1 $SSAwI \leftarrow \emptyset, CFGwI \leftarrow \emptyset.$
- 2 Pro každý basic blok B : $exec(B) = false$
- 3 Dokud $SSAwI \cup CFGwI \neq \emptyset$
- 4 Dokud $CFGwI \neq \emptyset$
- 5 Vyzvedni B z $CFGwI$, $exec(B) \leftarrow true$
- 6 Vyhodnot' každé ϕ a každý výraz v B
- 7 Pokud B ma jen jednoho potomka, přidej ho do $CFGwI$.
- 8 Dokud $SSAwI \neq \emptyset$
- 9 Vyzvedni s z $SSAwI$ a vyhodnot' definici s do t .
- 10 Pokud $t \neq value(n)$
- 11 Přidej do $SSAwI$ všechny použití p hodnoty s takové, že $exec(bb(p)) = true$

EvalPhi(s)

Uvažuje jen ty parametry jejíž bloky mají nastavený `exec`.

EvalStmt(s)

Po vyhodnocení podmínky na známou konstantu nebo \perp přidá odpovídající bloky do `CFGwI`.

GCC optimization pipeline

Compile time

Parser

IL
generation

Early opts:

- Early Inliner
- Constant prop.
- Forward prop.
- Jump threading
- Scalar repl. of aggr.
- Alias analysis
- Redundancy elim.
- Dead store elim.
- Dead code elim.
- Tail recursion
- Switch conversion
- pure/const/notthrow
- EH optimization
- Profile guessing

IP analysis
streaming out

Link-time serial

Streaming in symbols,
types and declarations
& link

Inter-procedural
(whole program)
Opts:

- Dead symbol elim.
- Symbol promotion
- profile analysis
- Identical code folding
- devirtualization
- Constant propagation
- const/destr merging
- Inlining
- pure/const/notthrow
- mod/ref
- comdat

Partitioning
streaming out

Link-time parallel

Stream in
and apply
transformations

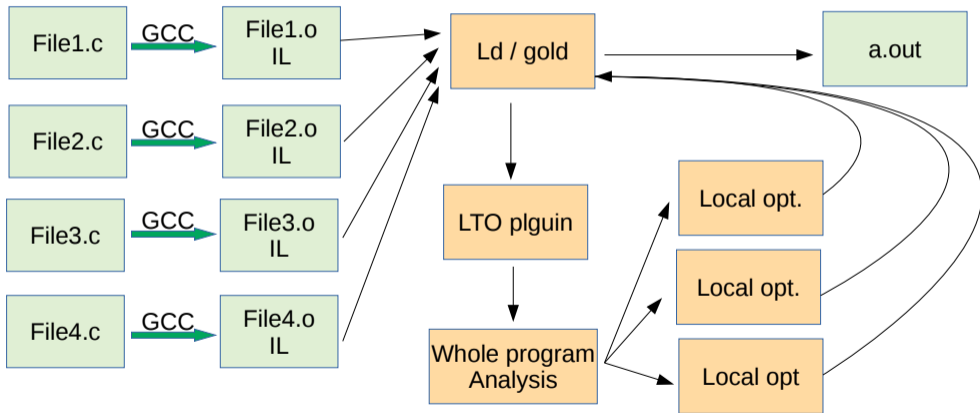
High level opts:

- Constant prop.
- Complete unroll
- Forward prop.
- Alias analysis
- Return slot opt.
- Redundancy elim.
- Jump threading
- Dead code elim.
- Conditional store elim.
- Copy prop.
- If combine
- Tail recursion
- Copy loop headers
- Scalar repl. of aggr.
- Dead store elim.
- Dead code elim.
- Reassociation
- Sincos, bswap opt.
- Loop invariant motion
- Partial redundancy elim.
- Loop splitting
- Unroll and jam
- Loop dsitribution
- Loop interchange ...

Low level opts:

- Common subexpression elim.
- Forward propagation
- Copy propagation
- Partial Redundancy Elim.
- Code hoisting
- Copy propagation
- Store motion
- If conversion
- Loop invariant motion
- Loop unrolling
- Doloop optimization
- Web construction
- Copy propagation
- Common subexpression elim.
- Dead store elim.
- Instruction combine
- Function partitioning
- Instruction splitting
- Live range shrinking
- Scheduling
- Register allocation
- Global common subexpr. Ellim.
- Shrink wrapping
- Stack adjustment opt.
- Register renaming
- Constant prop.
- Code reordering
- Scheduling
- X87 register stack
- Code/data alignment
- Machine dependent reorg.
- Code output

Parallelized Link-time optimization (WHOPR)



Opakování
○○○

Struktura GCC
○○●○○

DCE
○○○○○○

Value numbering
○○○○○○○

Opakování
○○○

Struktura GCC
○○○●○○

DCE
○○○○○○○

Value numbering
○○○○○○○○

Opakování
○○○

Struktura GCC
○○○○●○

DCE
○○○○○○○

Value numbering
○○○○○○○○

Opakování
○○○

Struktura GCC
○○○○○●

DCE
○○○○○○○

Value numbering
○○○○○○○○○

DCE (Dead Code Elimination)

DCE nad SSA: jednoduchý mark and sweep algoritmus.

DCE (Dead Code Elimination)

DCE nad SSA: jednoduchý mark and sweep algoritmus.
Jak ale mazat nedůležité control flow?

DCE (Dead Code Elimination)

DCE nad SSA: jednoduchý mark and sweep algoritmus.
Jak ale mazat nedůležité control flow?

Postdominance

Basic blok a **postdominuje** basic blok b pokud na každé cestě b do Exit je a .

Control dependence

Basic blok a má závislost (**control dependence**) na b pokud platí následující podmínky

1. Existuje cesta z b do a taková, že a postdominuje každý blok za b .
2. a není striktně posdominovaný b .

```
for each statement  $S$  do
  if  $S \in PreLive$ 
    then  $Live(S) \leftarrow true$ 
    else  $Live(S) \leftarrow false$ 
  end
 $WorkList \leftarrow PreLive$ 

while ( $WorkList \neq \emptyset$ ) do
  take  $S$  from  $WorkList$ 

  for each  $D \in Definers(S)$  do
    if  $Live(D) = false$ 
      then do
         $Live(D) \leftarrow true$ 
         $WorkList \leftarrow WorkList \cup \{ D \}$ 
      end
    end

  for each block  $B$  in  $CD^{-1}(Block(S))$  do
    if  $Live>Last(B) = false$ 
      then do
         $Live>Last(B) \leftarrow true$ 
         $WorkList \leftarrow WorkList \cup \{ Last(B) \}$ 
      end
    end

  end
end

for each statement  $S$  do
  if  $Live(S) = false$ 
    then delete  $S$  from  $Block(S)$ 
  end
end
```

Fig. 17 Dead code elimination

Value numbering

Value numbering je analýza, která rozdělí výrazy do tříd ekvivalence. Dva výrazy je vstojné třídě ekvivalence mají vždy stejnou hodnotu.

Opakování
○○○

Struktura GCC
○○○○○○

DCE
○○○○○○○

Value numbering
○○●○○○○

Opakování
○○○

Struktura GCC
○○○○○○

DCE
○○○○○○○

Value numbering
○○○○○○●