

Tahák na x86(_64) assembler

Datové typy

- Celočíselné typy: **b** (byte, 8bit), **w** (word, 16bit), **l** (long, 32bit), **q** (quadword, 64bit), **dq** (double quadword, 128bit)¹
- Floating point: half (16bit, z toho 11 mantisa), single (32/24), double (64/53), extended (80/64).
- Referencovat lze i nižší části registrů. Napříkladu registru `%rax` je dolních 8, 16 a 32 bitů `%al`, `%ax` a `%eax`. U nových registrů `%r8` až `%r15` pak přidáním suffixů `b`, `w`, `d` pro dolních 8, 16 a 32 bitů, takže například `%r8d` je dolních 32 bitů z `%r8`. Dále lze adresovat horních 8 bitů 16-bitových registrů pomocí suffixu `h`, tedy `%ah` je horní polovina `%ax`.

Syntax A&T

`addq $1, %rbx`

- Celočíselné instrukce mají suffix z `b` `w` `l` `q` nebo `dq` podle velikosti operandů.
- Cíl operace je vždy poslední argument (add a spol.), nebo se vůbec nepíše (push).
- Typy operandů:
 - `$číslo` – literál (konstanta zakódovaná v instrukci)
 - `%registr` – obsah registru
 - `adresa` – hodnota v paměti na `adrese` (ta je literál)
 - `offset(%reg1,%reg2,násobitel)` – operand se nachází v paměti, na adrese `offset + %reg1 + násobitel * %reg2`
 - implicitní – nepíše se, instrukce typu `push`, registry často `%rsp`, `%rip`, `%rax`

Volací konvence

Stack frame funkce vypadá na AMD64 zhruba následovně:

8n+16(%rbp)	argument n	stack frame předchozí funkce
...	...	
16(%rbp)	argument 0	
8(%rbp)	návratová adresa	stack frame současné funkce
0(%rbp)	uložený %rbp	
-8(%rbp)	lokální proměnné	
0(%rsp)		
	rudá zóna	
-128(%rsp)		

¹Délka instrukce na x86 je omezena na 15 bytů, takže neexistují instrukce, které by měly konstantní argumenty, který je delší. Přenos takových konstant tedy musí jít po částech nebo přes paměť.

Rudá zóna existuje pouze na AMD64 a je to místo pro lokální proměnné, které je scratch pro volané funkce.

- Na i386 se všechny argumenty předávají na zásobníku, AMD64 předává část argumentů v registrech.
- Všechny registry, ve kterých se předávají argumenty nebo výsledky jsou scratch.
- Pokud má funkce proměnný počet argumentů (nebo se to o ní neví), předává se v `%al` horní mez na počet použitých xmm registrů.
- Následující tabulka určuje využití registrů. Registry označené (f) *argi* nesou *i*-tý (floatový) argument, (f/x) *resi* předává (floatový, extended floatový) výsledek.

<code>%rax</code>	varg/res1	<code>%r8</code>	arg5	<code>%xmm0</code>	farg1/fres1	<code>%xmm8-15</code>	scratch
<code>%rbx</code>	save	<code>%r9</code>	arg6	<code>%xmm1</code>	farg2/fres2	<code>%st0</code>	xres1
<code>%rcx</code>	arg4	<code>%r10</code>	scratch	<code>%xmm2</code>	farg3	<code>%st1</code>	xres2
<code>%rdx</code>	arg3/res2	<code>%r11</code>	scratch	<code>%xmm3</code>	farg4	<code>%sT2-7</code>	scratch
<code>%rsi</code>	arg2	<code>%r12</code>	save	<code>%xmm4</code>	farg5		
<code>%rdi</code>	arg1	<code>%r13</code>	save	<code>%xmm5</code>	farg6		
<code>%rbp</code>	save	<code>%r14</code>	save	<code>%xmm6</code>	farg7		
<code>%rsp</code>	save	<code>%r15</code>	save	<code>%xmm7</code>	farg8		

objdump a sekce binárky

- `objdump -d program` – disasembly kódu programu
- `objdump -s program` – vypíše sekce programu hexa (užitečné pro vyčtení řetězců)
- `objdump -h program` – zobrazí všechny sekce programu

Některé význačné sekce:

- `.text` – instrukce programu
- `.rodata`, `.data` – statická data jako například řetězcové konstanty
- `.bss` – neinicilizovaná statická data
- `.init`, `.fini` – inicializace a úklid programu; typicky zaplní překladač/linker
- `.ctors`, `.dtors` – konstruktory a destruktory jazyka C (toto není to samé jako u C++ objektů!)
- `.plt` – pařezy pro napojení funkcí z dynamicky linkovaných knihoven

Instrukce jsou typicky následovány velikostí operace (pokud to dává smysl), instrukci mov tedy můžete vidět jako movb, movw atp.

Přesun dat

- `mov src, dst` – přesune data stejné velikosti
- `movdqa/movdqu src, dst` – přesune double-quadword data (zarovnaná, nezarovnaná)
- `movsxy src, dst` – přesune do většího cíle a rozšíří znaménkově²
- `movzxy src, dst` – přesune do většího cíle a rozšíří nulami²
- `push src` – uloží zdroj na zásobník a sníží stack pointer
- `pop dst` – vybere ze zásobníku a zvýší stack pointer
- `xchg dst, dst` – prohodí obsah svých argumentů
- `cmovcc src, dst` – přesune data, pokud je splněna podmínka *cc* (stejný kód jako podmíněné skoky dále)
- `setcc dst` – nastaví *dstna* 1 nebo 0, podle podmínky *cc*

Aritmetika

U aritmetických operací se prefixem *i* před instrukcí značí *signed* varianta. Notací `%rdx:%rax` značíme konkatenaci obou registrů.

<code>add src, dst</code>	<code>dst += src</code>
<code>sub src, dst</code>	<code>dst -= src</code>
<code>inc dst, dec dst</code>	<code>dst += 1, dst -= 1</code>
<code>neg dst, not dst</code>	aritmetická (bitová) negace
<code>and/or/xor src, dst</code>	logický and/or/xor
<code>sal/sar src, dst</code>	<code>dst <<= src, dst >>= src</code> (aritmeticky)
<code>shl/shr src, dst</code>	<code>dst <<= src, dst >>= src</code> (logicky)
<code>mul, imul src, dst</code>	<code>dst *= src</code>
<code>lea src, dst</code>	do <i>dst</i> nahraje adresu, kterou vyjadřuje <i>src</i>
<code>divb, idivb dělitel</code>	<code>(%al, %ah) := (%ax/dělitel, zbytek)</code>
<code>divw, idivw dělitel</code>	<code>(%ax, %dx) := (%dx:%ax/dělitel, zbytek)</code>
<code>divl, idivl dělitel</code>	<code>(%eax, %edx) := (%edx:%eax/dělitel, zbytek)</code>
<code>divq, idivq dělitel</code>	<code>(%rax, %rdx) := (%rdx:%rax/dělitel, zbytek)</code>

Porovnání

- `cmp src, vdst` – nastaví FLAGS podle výsledku operace *vdst - src*, do *vdst* ale nezapíše!
- `test src, vdst` – nastaví FLAGS podle výsledku operace *vdst & src*, do *vdst* ale nezapíše!

Skoky

Až na druhý zmíněný `jmp` jsou všechny instrukce skoku povoleny pouze na předem danou adresu adresu, zde značíme jako *label*.

- `jmp label` – skoč na návěští
- `jmp op` – skoč na adresu udanou operandem (zde lze použít normální adresování)

Dále následuje tabulka podmíněných skoků a jejich významu. Každá instrukce bere právě jeden argument a to cíl skoku jako pevnou adresu. ZF, SF, OF a CF jsou zero, sign, overflow a carry flag.

	Jump if			<code>cmp src, vdst</code>	EFLAGS
	jz	je	zero/equal	<code>src = vdst</code>	ZF
	jnz	jne	not zero/not equal	<code>src ≠ vdst</code>	!ZF
	js		signed		SF
	jns		not signed		!SF
signed	jg	jnl	greater/not less or equal	<code>src < vdst</code>	
	jge	jnl	greater or equal/not less	<code>src ≤ vdst</code>	
	jl	jnge	less/not greater or equal	<code>src > vdst</code>	
	jle	jng	less or equal/not greater	<code>src ≥ vdst</code>	
unsigned	ja	jnb	above/not below or equal	<code>src < vdst</code>	!CF & !ZF
	jae	jnb	above or equal/not below	<code>src ≤ vdst</code>	!CF
	jb	jnae	below/not above or equal	<code>src > vdst</code>	CF
	jbe	jna	below or equal/not above	<code>src ≥ vdst</code>	CF ZF

Volání funkcí

- `call label` – zavolá funkci a uloží adresu následující instrukce na zásobník
- `ret` – opak `call`, odebere adresu ze zásobníku a skočí na ni
- `leave` – „epilog“ – ekvivalent `movq %rbp, %rsp; popq %rbp`

Standardní prolog Standardní epilog

<code>pushq %rbp</code>	<code>movq %rbp, %rsp</code>
<code>movq %rsp, %rbp</code>	<code>popq %rbp</code>
<code>subq N, %rsp</code>	<code>ret</code>

Literatura

AMD, *AMD64 Architecture Programmer's Manual Volume 3: General-Purpose and System Instructions & Volume 4: 128-bit and 256-bit Media Instructions*.

<http://developer.amd.com/documentation/guides/>

SCO, *System V Application Binary Interface*, verze 4.1.

<http://www.sco.com/developers/devspecs/gabi41.ps>.

MATZ, Michael, HUBIČKA, Jan, JAEGER, Andreas, MITCHELL, Mark. *System V Application Binary Interface, AMD64 Architecture Processor Supplement*.

<http://www.x86-64.org/documentation/abi-0.99.pdf>

MAREŠ, Martin. *Programování s ohledem na hardware*.

<http://mj.ucw.cz/papers/hwopt.pdf>

²Například `movsbl (movzbl)` lze číst jako „*move sign(zero)-extended byte to long*“